

ФЕДЕРАЛЬНОЕ АГЕНТСТВО ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«ПРИВОЛЖСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ПУТЕЙ СООБЩЕНИЯ»

УТВЕРЖДЕНА
Ученым советом университета
(протокол от 24.02.2026 №15)

Микропроцессорные информационно-управляющие системы

рабочая программа дисциплины (модуля)

Направление подготовки 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ

Направленность (профиль) Электроснабжение железных дорог

Квалификация **инженер путей сообщения**

Форма обучения **очная**

Общая трудоемкость **5 ЗЕТ**

Виды контроля в семестрах:

экзамен 8

курсовая работа 8

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	8 (4.2)		Итого	
Неделя	16 3/6			
Вид занятий	уп	ип	уп	ип
Лекции	32	32	32	32
Лабораторные	16	16	16	16
Практические	16	16	16	16
Конт. ч. на аттест.	1	1	1	1
Конт. ч. на аттест. в период ЭС	2,3	2,3	2,3	2,3
В том числе в форме практ.подготовки	66	66	66	66
Итого ауд.	64	64	64	64
Контактная работа	67,3	67,3	67,3	67,3
Сам. работа	88	88	88	88
Часы на контроль	24,7	24,7	24,7	24,7
Итого	180	180	180	180

Программу составил(и):

к.т.н, доцент, Засов В.А

Рабочая программа дисциплины

Микропроцессорные информационно-управляющие системы

разработана в соответствии с ФГОС ВО:

Федеральный государственный образовательный стандарт высшего образования - специалитет по специальности 23.05.05 Системы обеспечения движения поездов (приказ Минобрнауки России от 27.03.2018 г. № 217)

составлена на основании учебного плана: 23.05.05-26-1-СОДПэ.pli.plx

Направление подготовки 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ Направленность (профиль)
Электроснабжение железных дорог

Рабочая программа одобрена на заседании кафедры

Автоматика, телемеханика и связь на железнодорожном транспорте

Зав. кафедрой д.т.н., профессор Тарасов Е.М.

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1.1	Цель изучения дисциплины состоит в формировании системного базового представления, умения и навыков студентов по основам микропроцессорных информационно-управляющих систем и устройств железнодорожного транспорта (МИУС), достаточных для последующих эксплуатации, проектирования и внедрения МИУС в системах электроснабжения ж.д. транспорта (ЭСЖТ). Во время обучения студент должен изучить принципы построения, функциональные возможности и архитектурные решения современных микропроцессорных систем, микроконтроллеров, персональных ЭВМ и микропроцессорных комплектов, используемых при создании МИУС на железнодорожном транспорте, а именно для систем ЭСЖТ; возможности построения на их основе важнейших функциональных узлов и подсистем МИУС ЭСЖТ.
-----	--

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Цикл (раздел) ОП:	Б1.О.37
-------------------	---------

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ОПК-4	Способен выполнять проектирование и расчет транспортных объектов в соответствии с требованиями нормативных документов
ОПК-4.11	Применяет методы построения информационно-управляющих систем для решения профессиональных задач

В результате освоения дисциплины (модуля) обучающийся должен

3.1	Знать:
3.1.1	цифровые и микропроцессорные информационно-управляющие системы (МИУС); принципы построения микропроцессорных систем (МПС), архитектуру современных МПС, базовые схемы; современные микропроцессоры и микроконтроллеры, методы их конструирования; типовые микропроцессорные системы на основе микроконтроллеров Atmel; микропроцессорные системы с датчиками; методы и способы разработки программного обеспечения для встроенных систем; принципы функционирования микропроцессорных средств управления современные методы организации ввода-вывода информации и обмена данными в микропроцессорных системах; микропроцессорные наборы и системы, области их применения; однокристальные микропроцессоры, структуру простейших микро-ЭВМ; микропроцессорные информационные устройства и системы автоматики; микропроцессорные управляющие устройства и системы управления электроснабжением железных дорог.
3.2	Уметь:
3.2.1	проводить сравнительный анализ микропроцессоров и микроконтроллеров; проектировать схемы с применением МП и МК; проектировать программное обеспечение встроенных и персональных вычислительных систем; применять на практике современные аппаратные и программные средства управления проектом; проектировать микропроцессорные системы управления и сбора данных, грамотно эксплуатировать технические средства МИУС; применять на практике полученные знания при проектировании и анализе функционирования МИУС; разрабатывать и осуществлять мероприятия по повышению надежности и эффективности МИУС на железнодорожном транспорте.
3.3	Владеть:
3.3.1	навыками работы с отечественным и зарубежным информационно-справочным материалом; навыками обоснования выбора средств для решения конкретных прикладных задач; навыками самостоятельного проектирования аппаратного обеспечения заданного типа микропроцессорных систем; представлениями о тенденциях развития современных МИУС и перспективах их внедрения на железнодорожном транспорте; методиками проектирования, инструментальных средствах отладки и диагностики микропроцессорных систем.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Примечание
	Раздел 1. Введение в микропроцессорные системы управления			
1.1	Понятие о микропроцессорных системах управления /Лек/	8	2	
1.2	Обмен данными в микропроцессорной системе /Лек/	8	2	
1.3	Аппаратные и программные средства МПС /Лек/	8	2	
1.4	ИЗУЧЕНИЕ ИНТЕГРИРОВАННОЙ СРЕДЫ РАЗРАБОТКИ ДЛЯ МК AVR ATMEL AVR STUDIO /Лаб/	8	2	Практическая подготовка
1.5	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (ПОРТЫ ВВОДА/ВЫВОДА) /Лаб/	8	2	Практическая подготовка
1.6	Операции с числами в двоичной системе счисления. Перевод чисел из одной системы счисления в другую. Спектральный анализ периодических сигналов средствами встроенных функций математических пакетов /Пр/	8	2	Практическая подготовка
1.7	Микропроцессор - основа ЭВМ. /Ср/	8	3	
	Раздел 2. Проектирование микропроцессорных систем			

2.1	Этапы проектирования микропроцессорной системы управления /Лек/	8	2	
2.2	Математическая модель микропроцессорной системы управления /Лек/	8	4	
2.3	Проектирование аппаратных средств МПС /Лек/	8	2	
2.4	Однокристальные микроЭВМ /Лек/	8	2	
2.5	Реализация цифровых алгоритмов управления /Лек/	8	2	
2.6	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (СТОРОЖЕВОЙ ТАЙМЕР И ТАЙМЕР/СЧЕТЧИК СОБЫТИЙ) /Лаб/	8	2	Практическая подготовка
2.7	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (СИСТЕМА ВНЕШНИХ ПЕРЕРЫВАНИЙ) /Лаб/	8	4	Практическая подготовка
2.8	Реализация алгоритмов умножения и деления целых неотрицательных чисел различной разрядности на языке ассемблера /Пр/	8	2	Практическая подготовка
2.9	Локальные шины и периферийные шины современных компьютеров (VLB, PCI, AGP, ATA, Fast ATA, UDMA, ATAPI, SCSI и т.д.) /Ср/	8	1	
Раздел 3. Специальные вопросы разработки микропроцессорных				
3.1	Увеличение быстродействия микропроцессорной системы /Лек/	8	2	
3.2	Операционные системы ЭВМ /Лек/	8	2	
3.3	Распределенные микропроцессорные системы управления /Лек/	8	2	
3.4	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (ОРГАНИЗАЦИЯ ПАМЯТИ) /Лаб/	8	2	Практическая подготовка
3.5	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (ПОСЛЕДОВАТЕЛЬНЫЙ ИНТЕРФЕЙС) /Лаб/	8	2	Практическая подготовка
3.6	Определение параметров цифровых фильтров с помощью программы FDATool системы MATLAB /Пр/	8	2	Практическая подготовка
3.7	Моделирование цифрового фильтра средствами инструментальной системы Borland C++ Builder /Пр/	8	4	Практическая подготовка
3.8	Микропроцессоры пятого и шестого поколений /Ср/	8	1	
Раздел 4. Раздел 4. МИУС в системах ЭСЖТ				
4.1	МИКРОПРОЦЕССОРНАЯ (ЦИФРОВАЯ) ЗАЩИТА В СИСТЕМАХ ЭЛЕКТРОСНАБЖЕНИЯ /Лек/	8	2	
4.2	Системы бесперебойного электропитания микропроцессорных комплексов ЖАТ /Лек/	8	2	
4.3	Диспетчерское управление системами тягового электроснабжения на базе микропроцессорных систем /Лек/	8	2	
4.4	Тяговые подстанции с использованием АСУ ТП. Микропроцессорная система телемеханики устройств электроснабжения железной дороги /Лек/	8	2	
4.5	ВНЕШНИЕ УСТРОЙСТВА ОТЛАДОЧНОГО СТЕНДА(ПОДКЛЮЧЕНИЕ АТ-КЛАВИАТУРЫ) . ВНЕШНИЕ УСТРОЙСТВА ОТЛАДОЧНОГО СТЕНДА (СОПРЯЖЕНИЕ С ЖК-ПАНЕЛЬЮ) /Лаб/	8	2	Практическая подготовка
4.6	Разработка программы на языке Ассемблера для обмена данными с помощью встроенного модуля UART /Пр/	8	2	Практическая подготовка
4.7	Разработка программы на языке С для ввода и обработки аналоговых сигналов с помощью встроенного модуля АЦП /Пр/	8	4	Практическая подготовка
Раздел 5. Раздел Подготовка к занятиям				
5.1	Подготовка к лекционным занятиям /Ср/	8	16	
5.2	Подготовка к лабораторным занятиям /Ср/	8	16	
5.3	Подготовка к практическим занятиям /Ср/	8	16	
5.4	Выполнение КР/Ср/	8	35	Практическая подготовка
Раздел 6. Контактные часы на аттестацию				
6.1	Защита курсовой работы /КА/	8	1	
6.2	Экзамен /КЭ/	8	2,3	

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ

Оценочные материалы для проведения промежуточной аттестации обучающихся приведены в приложении к рабочей программе дисциплины.

Формы и виды текущего контроля по дисциплине (модулю), виды заданий, критерии их оценивания, распределение баллов по видам текущего контроля разрабатываются преподавателем дисциплины с учетом ее специфики и доводятся до сведения обучающихся на первом учебном занятии.

Текущий контроль успеваемости осуществляется преподавателем дисциплины (модуля), как правило, с

использованием ЭИОС или путем проверки письменных работ, предусмотренных рабочими программами дисциплин в рамках контактной работы и самостоятельной работы обучающихся. Для фиксирования результатов текущего контроля может использоваться ЭИОС.

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
Л1.1	Смирнов Ю. А., Соколов С. В., Титов Е. В.	Основы микроэлектроники и микропроцессорной техники: учебное пособие	Санкт-Петербург: г: Лань, 2021	https://e.lanbook.com/bo

6.1.2. Дополнительная литература

	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
Л2.1	Засов В. А.	Микропроцессорная техника: конспект лекций для студ. спец. 220401 "мехатроника" очн. формы обучения	Самара: СамГУП С, 2008	https://e.lanbook.com/bo

6.2 Информационные технологии, используемые при осуществлении образовательного процесса по дисциплине (модулю)

6.2.1 Перечень лицензионного и свободно распространяемого программного обеспечения

6.2.1.1	Пакет Microsoft Office
6.2.2 Перечень профессиональных баз данных и информационных справочных систем	
6.2.2.1	База данных Росстандарта – https://www.gost.ru/portal/gost/
6.2.2.2	База данных Государственных стандартов: http://gostexpert.ru/
6.2.2.3	База данных «Железнодорожные перевозки» https://cargo-report.info/
6.2.2.4	Информационно справочная система Консультант плюс http://www.consultant.ru
6.2.2.5	Информационно-правовой портал Гарант http://www.garant.ru

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

7.1	Учебные аудитории для проведения занятий лекционного типа, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование для предоставления учебной информации большой аудитории и/или звукоусиливающее оборудование (стационарное или переносное).
7.2	Учебные аудитории для проведения занятий семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование и/или звукоусиливающее оборудование (стационарное или переносное)
7.3	Помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду университета.
7.4	Помещения для хранения и профилактического обслуживания учебного оборудования
7.5	Лаборатория, оснащенная специальным лабораторным оборудованием: учебно-методический комплекс по изучению работы микропроцессора Intel 8080 и его периферийных устройств.
7.6	Помещения для курсового проектирования / выполнения курсовых работ, укомплектованные специализированной мебелью и техническими средствами обучения (стационарными или переносными).